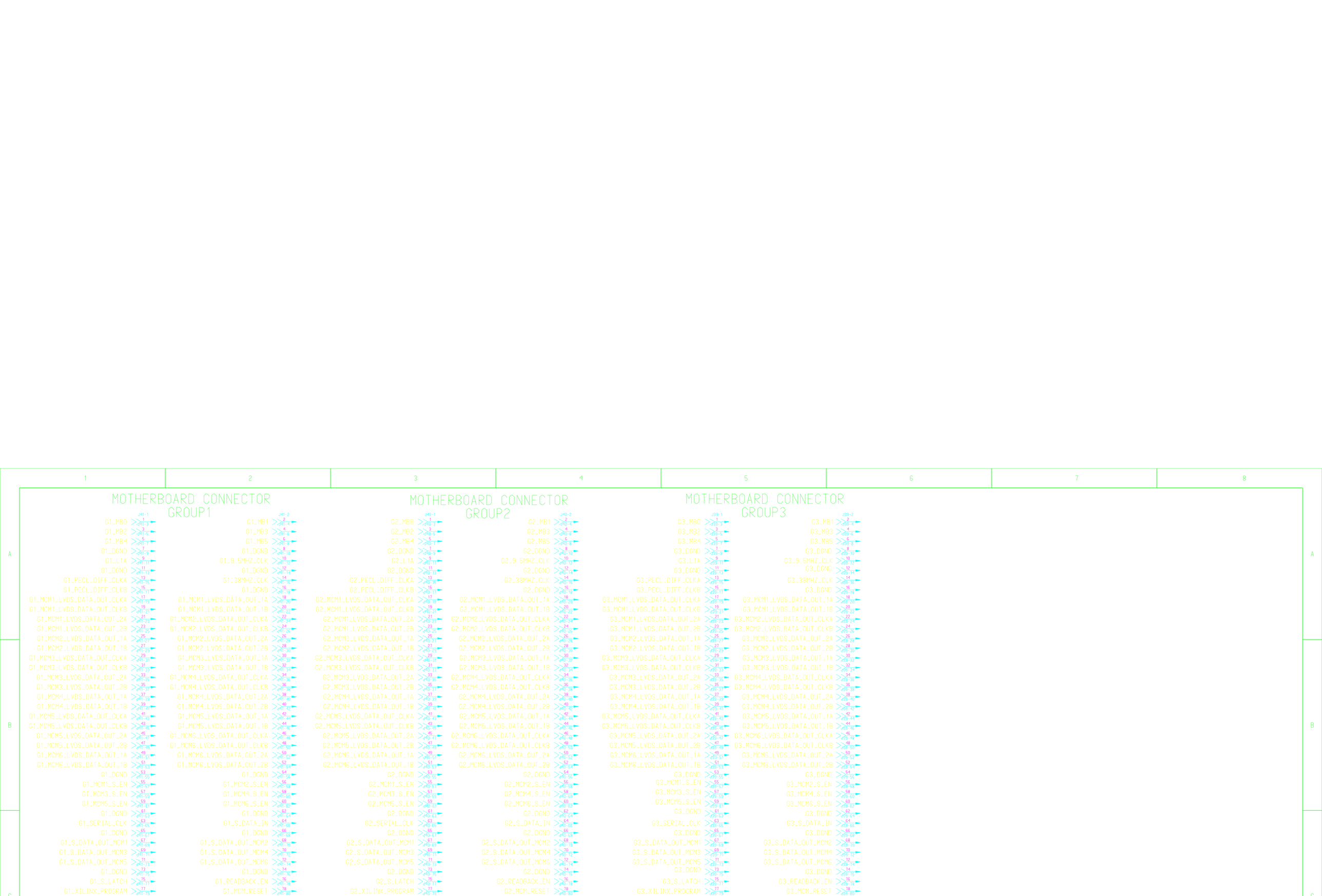
1
2
3
4
5
6
7
8
A
B
C
MOTHERBOARD CONNECTOR
GROUP1
J41-1
J41-2
G1_MB0
G1_MB1
G1_MB2
G1_MB3
G1_MB4
G1_MB5
G1_DGND
G1_DGND
G1_L1A
G1_9.5MHZ_CLK
G1_DGND
G1_DGND
G1_PECL_DIFF_CLKA
G1_38MHZ_CLK
G1_PECL_DIFF_CLKB
G1_DGND
G1_MCM1_LVDS_DATA_OUT_CLKA
G1_MCM1_LVDS_DATA_OUT_1A
G1_MCM1_LVDS_DATA_OUT_CLKB
G1_MCM1_LVDS_DATA_OUT_1B
G1_MCM1_LVDS_DATA_OUT_2A
G1_MCM2_LVDS_DATA_OUT_CLKA
G1_MCM1_LVDS_DATA_OUT_2B
G1_MCM2_LVDS_DATA_OUT_CLKB
G1_MCM2_LVDS_DATA_OUT_1A
G1_MCM2_LVDS_DATA_OUT_2A
G1_MCM2_LVDS_DATA_OUT_1B
G1_MCM2_LVDS_DATA_OUT_2B
G1_MCM3_LVDS_DATA_OUT_CLKA
G1_MCM3_LVDS_DATA_OUT_1A
G1_MCM3_LVDS_DATA_OUT_CLKB
G1_MCM3_LVDS_DATA_OUT_1B
G1_MCM3_LVDS_DATA_OUT_2A
G1_MCM4_LVDS_DATA_OUT_CLKA
G1_MCM3_LVDS_DATA_OUT_2B
G1_MCM4_LVDS_DATA_OUT_CLKB
G1_MCM4_LVDS_DATA_OUT_1A
G1_MCM4_LVDS_DATA_OUT_2A
G1_MCM4_LVDS_DATA_OUT_1B
G1_MCM4_LVDS_DATA_OUT_2B
G1_MCM5_LVDS_DATA_OUT_CLKA
G1_MCM5_LVDS_DATA_OUT_1A
G1_MCM5_LVDS_DATA_OUT_CLKB
G1_MCM5_LVDS_DATA_OUT_1B
G1_MCM5_LVDS_DATA_OUT_2A
G1_MCM6_LVDS_DATA_OUT_CLKA
G1_MCM5_LVDS_DATA_OUT_2B
G1_MCM6_LVDS_DATA_OUT_CLKB
G1_MCM6_LVDS_DATA_OUT_1A
G1_MCM6_LVDS_DATA_OUT_2A
G1_MCM6_LVDS_DATA_OUT_1B
G1_MCM6_LVDS_DATA_OUT_2B
G1_DGND
G1_DGND
G1_MCM1_S_EN
G1_MCM2_S_EN
G1_MCM3_S_EN
G1_MCM4_S_EN
G1_MCM5_S_EN
G1_MCM6_S_EN
G1_DGND
G1_DGND
G1_SERIAL_CLK
G1_S_DATA_IN
G1_DGND
G1_DGND
G1_S_DATA_OUT_MCM1
G1_S_DATA_OUT_MCM2
G1_S_DATA_OUT_MCM3
G1_S_DATA_OUT_MCM4
G1_S_DATA_OUT_MCM5
G1_S_DATA_OUT_MCM6
G1_DGND
G1_DGND
G1_S_LATCH
G1_READBACK_EN
G1_XILINX_PROGRAM
G1_MCM_RESET
MOTHERBOARD CONNECTOR
GROUP2
J40-1
J40-2
G2_MB0
G2_MB1
G2_MB2
G2_MB3
G2_MB4
G2_MB5
G2_DGND
G2_DGND
G2_L1A
G2_9.5MHZ_CLK
G2_DGND
G2_DGND
G2_PECL_DIFF_CLKA
G2_38MHZ_CLK
G2_PECL_DIFF_CLKB
G2_DGND
G2_MCM1_LVDS_DATA_OUT_CLKA
G2_MCM1_LVDS_DATA_OUT_1A
G2_MCM1_LVDS_DATA_OUT_CLKB
G2_MCM1_LVDS_DATA_OUT_1B
G2_MCM1_LVDS_DATA_OUT_2A
G2_MCM2_LVDS_DATA_OUT_CLKA
G2_MCM1_LVDS_DATA_OUT_2B
G2_MCM2_LVDS_DATA_OUT_CLKB
G2_MCM2_LVDS_DATA_OUT_1A
G2_MCM2_LVDS_DATA_OUT_2A
G2_MCM2_LVDS_DATA_OUT_1B
G2_MCM2_LVDS_DATA_OUT_2B
G2_MCM3_LVDS_DATA_OUT_CLKA
G2_MCM3_LVDS_DATA_OUT_1A
G2_MCM3_LVDS_DATA_OUT_CLKB
G2_MCM3_LVDS_DATA_OUT_1B
G2_MCM3_LVDS_DATA_OUT_2A
G2_MCM4_LVDS_DATA_OUT_CLKA
G2_MCM3_LVDS_DATA_OUT_2B
G2_MCM4_LVDS_DATA_OUT_CLKB
G2_MCM4_LVDS_DATA_OUT_1A
G2_MCM4_LVDS_DATA_OUT_2A
G2_MCM4_LVDS_DATA_OUT_1B
G2_MCM4_LVDS_DATA_OUT_2B
G2_MCM5_LVDS_DATA_OUT_CLKA
G2_MCM5_LVDS_DATA_OUT_1A
G2_MCM5_LVDS_DATA_OUT_CLKB
G2_MCM5_LVDS_DATA_OUT_1B
G2_MCM5_LVDS_DATA_OUT_2A
G2_MCM6_LVDS_DATA_OUT_CLKA
G2_MCM5_LVDS_DATA_OUT_2B
G2_MCM6_LVDS_DATA_OUT_CLKB
G2_MCM6_LVDS_DATA_OUT_1A
G2_MCM6_LVDS_DATA_OUT_2A
G2_MCM6_LVDS_DATA_OUT_1B
G2_MCM6_LVDS_DATA_OUT_2B
G2_DGND
G2_DGND
G2_MCM1_S_EN
G2_MCM2_S_EN
G2_MCM3_S_EN
G2_MCM4_S_EN
G2_MCM5_S_EN
G2_MCM6_S_EN
G2_DGND
G2_DGND
G2_SERIAL_CLK
G2_S_DATA_IN
G2_DGND
G2_DGND
G2_S_DATA_OUT_MCM1
G2_S_DATA_OUT_MCM2
G2_S_DATA_OUT_MCM3
G2_S_DATA_OUT_MCM4
G2_S_DATA_OUT_MCM5
G2_S_DATA_OUT_MCM6
G2_DGND
G2_DGND
G2_S_LATCH
G2_READBACK_EN
G2_XILINX_PROGRAM
G2_MCM_RESET
MOTHERBOARD CONNECTOR
GROUP3
J39-1
J39-2
G3_MB0
G3_MB1
G3_MB2
G3_MB3
G3_MB4
G3_MB5
G3_DGND
G3_DGND
G3_L1A
G3_9.5MHZ_CLK
G3_DGND
G3_DGND
G3_PECL_DIFF_CLKA
G3_38MHZ_CLK
G3_PECL_DIFF_CLKB
G3_DGND
G3_MCM1_LVDS_DATA_OUT_CLKA
G3_MCM1_LVDS_DATA_OUT_1A
G3_MCM1_LVDS_DATA_OUT_CLKB
G3_MCM1_LVDS_DATA_OUT_1B
G3_MCM1_LVDS_DATA_OUT_2A
G3_MCM2_LVDS_DATA_OUT_CLKA
G3_MCM1_LVDS_DATA_OUT_2B
G3_MCM2_LVDS_DATA_OUT_CLKB
G3_MCM2_LVDS_DATA_OUT_1A
G3_MCM2_LVDS_DATA_OUT_2A
G3_MCM2_LVDS_DATA_OUT_1B
G3_MCM2_LVDS_DATA_OUT_2B
G3_MCM3_LVDS_DATA_OUT_CLKA
G3_MCM3_LVDS_DATA_OUT_1A
G3_MCM3_LVDS_DATA_OUT_CLKB
G3_MCM3_LVDS_DATA_OUT_1B
G3_MCM3_LVDS_DATA_OUT_2A
G3_MCM4_LVDS_DATA_OUT_CLKA
G3_MCM3_LVDS_DATA_OUT_2B
G3_MCM4_LVDS_DATA_OUT_CLKB
G3_MCM4_LVDS_DATA_OUT_1A
G3_MCM4_LVDS_DATA_OUT_2A
G3_MCM4_LVDS_DATA_OUT_1B
G3_MCM4_LVDS_DATA_OUT_2B
G3_MCM5_LVDS_DATA_OUT_CLKA
G3_MCM5_LVDS_DATA_OUT_1A
G3_MCM5_LVDS_DATA_OUT_CLKB
G3_MCM5_LVDS_DATA_OUT_1B
G3_MCM5_LVDS_DATA_OUT_2A
G3_MCM6_LVDS_DATA_OUT_CLKA
G3_MCM5_LVDS_DATA_OUT_2B
G3_MCM6_LVDS_DATA_OUT_CLKB
G3_MCM6_LVDS_DATA_OUT_1A
G3_MCM6_LVDS_DATA_OUT_2A
G3_MCM6_LVDS_DATA_OUT_1B
G3_MCM6_LVDS_DATA_OUT_2B
G3_DGND
G3_DGND
G3_MCM1_S_EN
G3_MCM2_S_EN
G3_MCM3_S_EN
G3_MCM4_S_EN
G3_MCM5_S_EN
G3_MCM6_S_EN
G3_DGND
G3_DGND
G3_SERIAL_CLK
G3_S_DATA_IN
G3_DGND
G3_DGND
G3_S_DATA_OUT_MCM1
G3_S_DATA_OUT_MCM2
G3_S_DATA_OUT_MCM3
G3_S_DATA_OUT_MCM4
G3_S_DATA_OUT_MCM5
G3_S_DATA_OUT_MCM6
G3_DGND
G3_DGND
G3_S_LATCH
G3_READBACK_EN
G3_XILINX_PROGRAM
G3_MCM_RESET