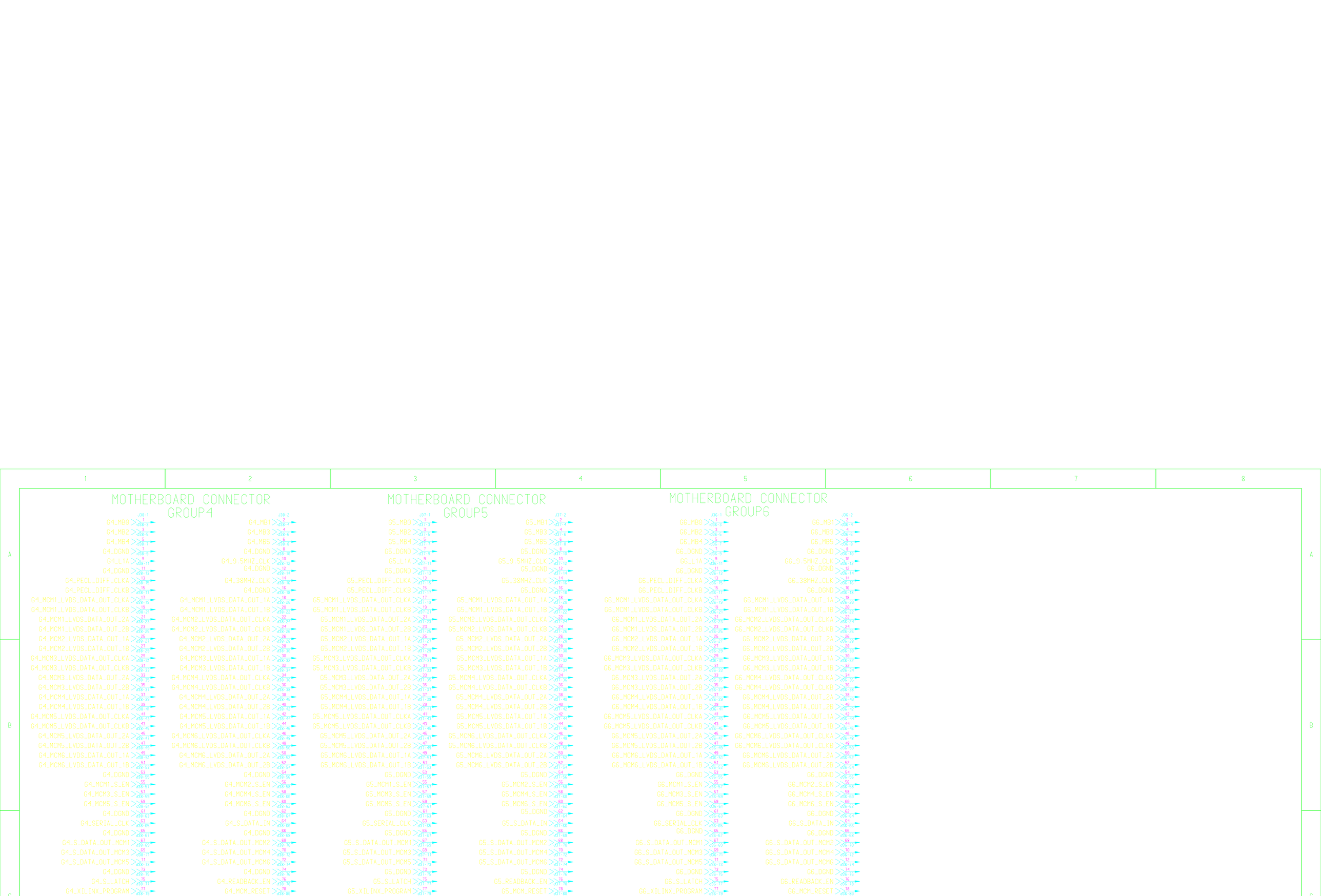
1
2
3
4
5
6
7
8
A
B
C
MOTHERBOARD CONNECTOR
GROUP4
J38-1
J38-2
G4_MB0
G4_MB1
G4_MB2
G4_MB3
G4_MB4
G4_MB5
G4_DGND
G4_DGND
G4_L1A
G4_9.5MHZ_CLK
G4_DGND
G4_DGND
G4_PECL_DIFF_CLKA
G4_38MHZ_CLK
G4_PECL_DIFF_CLKB
G4_DGND
G4_MCM1_LVDS_DATA_OUT_CLKA
G4_MCM1_LVDS_DATA_OUT_1A
G4_MCM1_LVDS_DATA_OUT_CLKB
G4_MCM1_LVDS_DATA_OUT_1B
G4_MCM1_LVDS_DATA_OUT_2A
G4_MCM2_LVDS_DATA_OUT_CLKA
G4_MCM1_LVDS_DATA_OUT_2B
G4_MCM2_LVDS_DATA_OUT_CLKB
G4_MCM2_LVDS_DATA_OUT_1A
G4_MCM2_LVDS_DATA_OUT_2A
G4_MCM2_LVDS_DATA_OUT_1B
G4_MCM2_LVDS_DATA_OUT_2B
G4_MCM3_LVDS_DATA_OUT_CLKA
G4_MCM3_LVDS_DATA_OUT_1A
G4_MCM3_LVDS_DATA_OUT_CLKB
G4_MCM3_LVDS_DATA_OUT_1B
G4_MCM3_LVDS_DATA_OUT_2A
G4_MCM4_LVDS_DATA_OUT_CLKA
G4_MCM3_LVDS_DATA_OUT_2B
G4_MCM4_LVDS_DATA_OUT_CLKB
G4_MCM4_LVDS_DATA_OUT_1A
G4_MCM4_LVDS_DATA_OUT_2A
G4_MCM4_LVDS_DATA_OUT_1B
G4_MCM4_LVDS_DATA_OUT_2B
G4_MCM5_LVDS_DATA_OUT_CLKA
G4_MCM5_LVDS_DATA_OUT_1A
G4_MCM5_LVDS_DATA_OUT_CLKB
G4_MCM5_LVDS_DATA_OUT_1B
G4_MCM5_LVDS_DATA_OUT_2A
G4_MCM6_LVDS_DATA_OUT_CLKA
G4_MCM5_LVDS_DATA_OUT_2B
G4_MCM6_LVDS_DATA_OUT_CLKB
G4_MCM6_LVDS_DATA_OUT_1A
G4_MCM6_LVDS_DATA_OUT_2A
G4_MCM6_LVDS_DATA_OUT_1B
G4_MCM6_LVDS_DATA_OUT_2B
G4_DGND
G4_DGND
G4_MCM1_S_EN
G4_MCM2_S_EN
G4_MCM3_S_EN
G4_MCM4_S_EN
G4_MCM5_S_EN
G4_MCM6_S_EN
G4_DGND
G4_DGND
G4_SERIAL_CLK
G4_S_DATA_IN
G4_DGND
G4_DGND
G4_S_DATA_OUT_MCM1
G4_S_DATA_OUT_MCM2
G4_S_DATA_OUT_MCM3
G4_S_DATA_OUT_MCM4
G4_S_DATA_OUT_MCM5
G4_S_DATA_OUT_MCM6
G4_DGND
G4_DGND
G4_S_LATCH
G4_READBACK_EN
G4_XILINX_PROGRAM
G4_MCM_RESET
MOTHERBOARD CONNECTOR
GROUP5
J37-1
J37-2
G5_MB0
G5_MB1
G5_MB2
G5_MB3
G5_MB4
G5_MB5
G5_DGND
G5_DGND
G5_L1A
G5_9.5MHZ_CLK
G5_DGND
G5_DGND
G5_PECL_DIFF_CLKA
G5_38MHZ_CLK
G5_PECL_DIFF_CLKB
G5_DGND
G5_MCM1_LVDS_DATA_OUT_CLKA
G5_MCM1_LVDS_DATA_OUT_1A
G5_MCM1_LVDS_DATA_OUT_CLKB
G5_MCM1_LVDS_DATA_OUT_1B
G5_MCM1_LVDS_DATA_OUT_2A
G5_MCM2_LVDS_DATA_OUT_CLKA
G5_MCM1_LVDS_DATA_OUT_2B
G5_MCM2_LVDS_DATA_OUT_CLKB
G5_MCM2_LVDS_DATA_OUT_1A
G5_MCM2_LVDS_DATA_OUT_2A
G5_MCM2_LVDS_DATA_OUT_1B
G5_MCM2_LVDS_DATA_OUT_2B
G5_MCM3_LVDS_DATA_OUT_CLKA
G5_MCM3_LVDS_DATA_OUT_1A
G5_MCM3_LVDS_DATA_OUT_CLKB
G5_MCM3_LVDS_DATA_OUT_1B
G5_MCM3_LVDS_DATA_OUT_2A
G5_MCM4_LVDS_DATA_OUT_CLKA
G5_MCM3_LVDS_DATA_OUT_2B
G5_MCM4_LVDS_DATA_OUT_CLKB
G5_MCM4_LVDS_DATA_OUT_1A
G5_MCM4_LVDS_DATA_OUT_2A
G5_MCM4_LVDS_DATA_OUT_1B
G5_MCM4_LVDS_DATA_OUT_2B
G5_MCM5_LVDS_DATA_OUT_CLKA
G5_MCM5_LVDS_DATA_OUT_1A
G5_MCM5_LVDS_DATA_OUT_CLKB
G5_MCM5_LVDS_DATA_OUT_1B
G5_MCM5_LVDS_DATA_OUT_2A
G5_MCM6_LVDS_DATA_OUT_CLKA
G5_MCM5_LVDS_DATA_OUT_2B
G5_MCM6_LVDS_DATA_OUT_CLKB
G5_MCM6_LVDS_DATA_OUT_1A
G5_MCM6_LVDS_DATA_OUT_2A
G5_MCM6_LVDS_DATA_OUT_1B
G5_MCM6_LVDS_DATA_OUT_2B
G5_DGND
G5_DGND
G5_MCM1_S_EN
G5_MCM2_S_EN
G5_MCM3_S_EN
G5_MCM4_S_EN
G5_MCM5_S_EN
G5_MCM6_S_EN
G5_DGND
G5_DGND
G5_SERIAL_CLK
G5_S_DATA_IN
G5_DGND
G5_DGND
G5_S_DATA_OUT_MCM1
G5_S_DATA_OUT_MCM2
G5_S_DATA_OUT_MCM3
G5_S_DATA_OUT_MCM4
G5_S_DATA_OUT_MCM5
G5_S_DATA_OUT_MCM6
G5_DGND
G5_DGND
G5_S_LATCH
G5_READBACK_EN
G5_XILINX_PROGRAM
G5_MCM_RESET
MOTHERBOARD CONNECTOR
GROUP6
J36-1
J36-2
G6_MB0
G6_MB1
G6_MB2
G6_MB3
G6_MB4
G6_MB5
G6_DGND
G6_DGND
G6_L1A
G6_9.5MHZ_CLK
G6_DGND
G6_DGND
G6_PECL_DIFF_CLKA
G6_38MHZ_CLK
G6_PECL_DIFF_CLKB
G6_DGND
G6_MCM1_LVDS_DATA_OUT_CLKA
G6_MCM1_LVDS_DATA_OUT_1A
G6_MCM1_LVDS_DATA_OUT_CLKB
G6_MCM1_LVDS_DATA_OUT_1B
G6_MCM1_LVDS_DATA_OUT_2A
G6_MCM2_LVDS_DATA_OUT_CLKA
G6_MCM1_LVDS_DATA_OUT_2B
G6_MCM2_LVDS_DATA_OUT_CLKB
G6_MCM2_LVDS_DATA_OUT_1A
G6_MCM2_LVDS_DATA_OUT_2A
G6_MCM2_LVDS_DATA_OUT_1B
G6_MCM2_LVDS_DATA_OUT_2B
G6_MCM3_LVDS_DATA_OUT_CLKA
G6_MCM3_LVDS_DATA_OUT_1A
G6_MCM3_LVDS_DATA_OUT_CLKB
G6_MCM3_LVDS_DATA_OUT_1B
G6_MCM3_LVDS_DATA_OUT_2A
G6_MCM4_LVDS_DATA_OUT_CLKA
G6_MCM3_LVDS_DATA_OUT_2B
G6_MCM4_LVDS_DATA_OUT_CLKB
G6_MCM4_LVDS_DATA_OUT_1A
G6_MCM4_LVDS_DATA_OUT_2A
G6_MCM4_LVDS_DATA_OUT_1B
G6_MCM4_LVDS_DATA_OUT_2B
G6_MCM5_LVDS_DATA_OUT_CLKA
G6_MCM5_LVDS_DATA_OUT_1A
G6_MCM5_LVDS_DATA_OUT_CLKB
G6_MCM5_LVDS_DATA_OUT_1B
G6_MCM5_LVDS_DATA_OUT_2A
G6_MCM6_LVDS_DATA_OUT_CLKA
G6_MCM5_LVDS_DATA_OUT_2B
G6_MCM6_LVDS_DATA_OUT_CLKB
G6_MCM6_LVDS_DATA_OUT_1A
G6_MCM6_LVDS_DATA_OUT_2A
G6_MCM6_LVDS_DATA_OUT_1B
G6_MCM6_LVDS_DATA_OUT_2B
G6_DGND
G6_DGND
G6_MCM1_S_EN
G6_MCM2_S_EN
G6_MCM3_S_EN
G6_MCM4_S_EN
G6_MCM5_S_EN
G6_MCM6_S_EN
G6_DGND
G6_DGND
G6_SERIAL_CLK
G6_S_DATA_IN
G6_DGND
G6_DGND
G6_S_DATA_OUT_MCM1
G6_S_DATA_OUT_MCM2
G6_S_DATA_OUT_MCM3
G6_S_DATA_OUT_MCM4
G6_S_DATA_OUT_MCM5
G6_S_DATA_OUT_MCM6
G6_DGND
G6_DGND
G6_S_LATCH
G6_READBACK_EN
G6_XILINX_PROGRAM
G6_MCM_RESET